



-24V, -200mA, 低噪声低压差线性稳压器

对标 LT1964/ADP7182

1. 产品特性

- 输入电压: -2.7V ~ -24V
- 可调输出范围: -1.22V ~ $V_{IN}-V_{DO}$
- 低噪声: $18\mu V_{rms}@ (100Hz\sim 100kHz)$
- PSRR: 46dB@ (1kHz, 200mA)
- 额定电流: 200mA
- 漏失电压: $185mV@I_{OUT}=200mA$
- 输出精度: $\pm 1.5\%$
- 工作地电流: $120\mu A@I_{OUT}=0mA$ 、 $350\mu A@I_{OUT}=200mA$
- 关机电流: 5 μA
- 集成过温保护、过流保护
- 可实现与 LT1964/ADP7182 PIN TO PIN 替代

2. 功能描述

C41328 是一款输出可调节负压高压线性稳压器, 输入电压范围-2.7V 至-24V, 输出电压范围-1.22V 至 ($V_{IN}-V_{DO}$), 最大输出电流 200mA。通过芯片系统架构设计, 实现超高 PSRR 和超低噪声指标。输出仅需 10 μF 电容即可稳定。C41328 使能信号不仅可采用负电压, 也可采用正电压。

3. 产品应用

- 噪声敏感模块供电: 数模转换器 (ADC)、模数转换器 (DAC)、锁相环 (PLL)、压控振荡器 (VCO)
- 通信系统、医疗器械、工业控制

4. 裸芯片/封装简介

- 本产品采用 TSOT235 封装, 封装尺寸约 3mm*3mm。



5. 绝对最大额定值

表 1 绝对最大额定值

参数	最小值	最大值	单位
输入电压 V_{IN}	+0.3	-28	V
EN To GND	5	VIN	V
EN To VIN	-0.3	33	V
V_{ADJ}	+0.3	VOUT	V
工作温度	-55	125	°C
储藏温度	-65	150	°C

(1) 使用中超过这些绝对最大值可能对芯片造成永久损坏。

6. 主要电参数

除非特别说明, $EN=V_{IN}$, $V_{IN}=-2.7V \sim -20V$, $I_{OUT}=10mA$, $C_{IN}=C_{OUT}=10\mu F$, $T_A=-55^{\circ}C \sim 125^{\circ}C$ 。

表 2 主要电参数

参数	符号	测试条件	最小值	典型值	最大值	单位
输入电压	V_{IN}	-	-2.7	-	-24	V
工作电流	I_{GND}	$I_{OUT}=0A$	-	-120	-180	μA
		$I_{OUT}=-10mA$	-	-130	-190	μA
		$I_{OUT}=-200mA$	-	-350	-500	μA
关断电流	I_{SD}	EN=GND	-	-2	-	μA
		EN=GND, $V_{IN}=-2.7V \sim -24V$	-	-	-15	μA
限流点	I_{LIM}	-	-230	-350-	-500	mA
负载调整率	$\Delta V_{OUT}/\Delta I_{OUT}$	$I_{OUT}=-1mA \sim -200mA$	-0.006	0.001	0.006	%/mA
线性调整率	$\Delta V_{OUT}/\Delta V_{IN}$	$V_{IN}=(V_{OUT}-0.5V) \sim -24V$	-0.01	-	+0.01	%/V
启动时间	$t_{START-UP}$	$V_{IN}=-5V$	-	550	-	μs
		$V_{IN}=-2.8V$	-	375	-	μs
V_{IN} 开启阈值	V_{START}		-2.695	-2.49	-	V



V _{IN} 锁定阈值	V _{SHUTDOWN}		-	-2.34	-2.1	V
使能正上升阈值	V _{EN-POS-RISE}	正压上升开启	-	-	1.2	V
使能正下降阈值	V _{EN-POS-FALL}	正压下降关闭	0.3	-	-	V
使能负上升阈值	V _{EN-NEG-RISE}	负压下降开启	-2.0	-	-	V
使能负下降阈值	V _{EN-NEG-FALL}	负压上升关闭	-	-	-0.55	V
过温保护温度	T _{SD}	-	-	150	-	°C
热关断迟滞	T _{HYS}	-	-	15	-	°C
输出噪声 ⁽¹⁾	OUT _{NOISE}	10Hz~100kHz, V _{OUT} =-5V, C _{NR} =100nF, R _{NR} =1kΩ	-	18	-	μVrms
纹波抑制	PSRR	1MHz, V _{IN} =-6V, V _{OUT} =-5V	-	25	-	dB
		100kHz, V _{IN} =-6V, V _{OUT} =-5V	-	20	-	dB
		10kHz, V _{IN} =-6V, V _{OUT} =-5V	-	35	-	dB
压差	V _{DROP}	I _{OUT} =-10mA	-	-25	-70	mV
		I _{OUT} =-50mA	-	-46	-90	mV
		I _{OUT} =-200mA	-	-185	-360	mV
(1) 设计保证。						



7. 功能框图及引脚介绍

7.1 功能框图

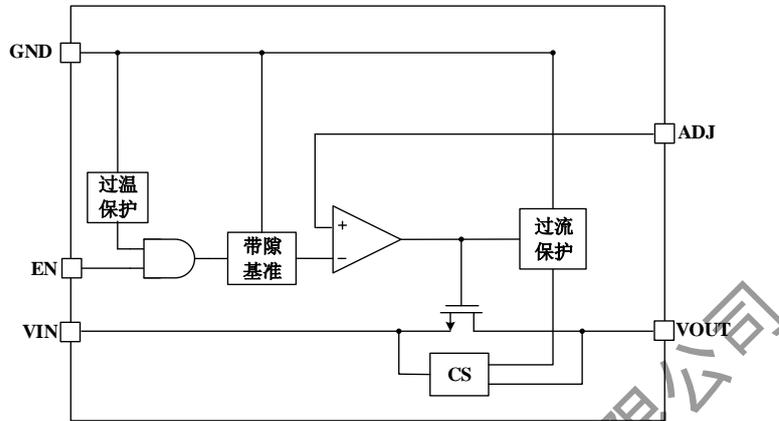


图 1 功能框图

7.2 引脚介绍



图 2 引脚分布图

表 3 引脚功能说明

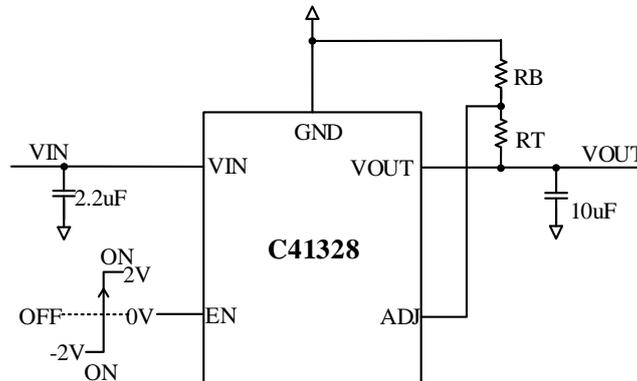
引脚序号	引脚名称	引脚功能描述
1	GND	接地引脚。
2	VIN	输入引脚，用至少10μF的电容将此引脚接至GND引脚。
3	EN	使能控制引脚。
4	ADJ	输出电压编程引脚，将此引脚连接到输出电阻分压器的中心点，来编程输出电压。
5	OUT	输出引脚，用至少10μF的电容将此引脚去接至GND引脚。

8. 应用说明

C41328是一款输出可调节负压高压线性稳压器，输入电压范围-2.7V ~ -24V，输出电压范围-1.22V至 $(V_{IN}-V_{DO})$ ，最大输出电流200mA。通过芯片系统架构设计，实现超高PSRR和超低噪声指标。输出仅需10μF



电容即可稳定。



$$V_{OUT} = \frac{R_T + R_B}{R_B} * (-1.22V)$$

图 3 芯片典型应用

8.1 输入电容 CIN

器件输入引脚和接地引脚之间需要一个大约10µF的输入电容。在此应用中，建议使用典型的X5R或更高等级的陶瓷电容。该输入电容必须靠近器件，以确保输入稳定性。较低的ESR电容可使用较小的电容，而较高的ESR类型则需要较大的电容。

8.2 输出电容 COUT

对于瞬态稳定性，C41328专门设计使用非常小的陶瓷输出电容。在此应用中，建议最小使用10µF输入电容（X7R或X5R，10mΩ至50mΩESR范围）。较高的电容值有助于改善瞬态。

8.3 输出电压设定

输出电压通过设置VOUT到ADJ端口的分压电阻实现，可以实现-1.22V至-27V输出电压范围。建议使用1%精度或者更高精度的电阻实现。具体计算公式如下：

$$V_{OUT} = \frac{R_T + R_B}{R_B} * (-1.22V)$$

8.4 使能端

C41328可使用EN引脚使能VOUT输出，当EN为-2V或者+2V时，VOUT开启，当EN为0V时，VOUT关闭。若需要EN端自动开启，可将EN连接至VIN。

8.5 软启动

当输出使能时，C41328使用内部软启动来限制浪涌电流，软启动时间取决于输出电压值。

8.6 过流保护



该器件具有过流保护功能以防止过度功耗而造成的损坏，在输出负载达到-400mA时芯片限流，当超过-400mA时，输出电压降低以维持恒定的输出电流。

8.7 散热考虑因素

C41328可在整个工作结温范围内提供高达200mA的电流。但是，最高输出电流必须在较高的环境温度下降低以确保结温不超过150°C。在所有可能的条件下，结温必须在操作条件的指定范围内。功耗可根据输出电流和调节器两端的压降来计算。

$$P_D = ((V_{IN} - V_{OUT}) \times I_{LOAD}) + (V_{IN} \times I_{GND})$$

任何条件的最终工作结温可通过以下热方程估算：

$$P_{D(MAX)} = (T_{J(MAX)} - T_A) / \theta_{JA}$$

其中 $T_{J(MAX)}$ 是芯片的最高结温， T_A 是最高环境温度。

8.8 PCB 设计

必须使用良好的电路板布局实践否则接地环路和压降都可能引起不稳定性，使用大的PCB铜面积可以改善热性能。输入和输出电容必须使用没有其他电流流过的走线直接连接到器件的输入，输出和接地引脚。由 R_T ， R_B 形成的反馈回路以及连接到ADJ引脚和OUT的走线必须最小化。

最好的方法是将 C_{IN} 和 C_{OUT} 引脚布置在器件附近，并用短走线连接至 V_{IN} ， V_{OUT} 和接地引脚。稳压器接地引脚应连接到外部电路接地，以便稳压器及其电容器具有“单点接地”。

9. 芯片外形尺寸

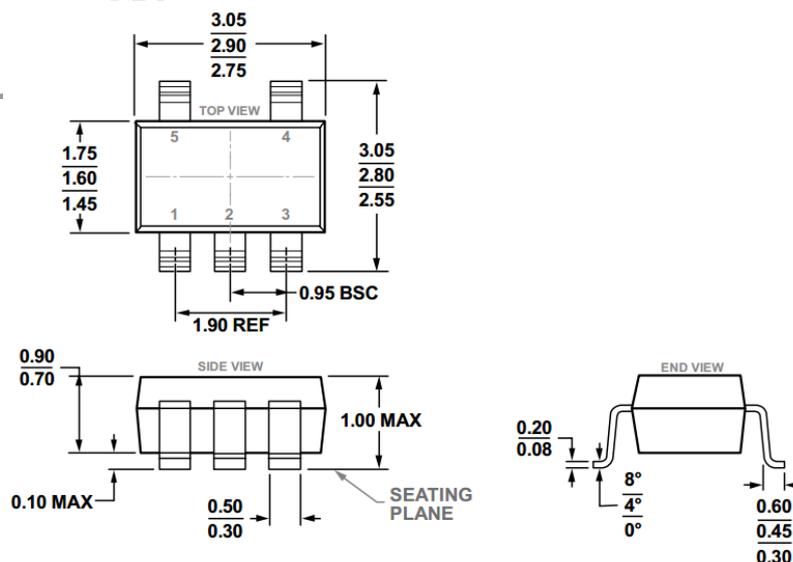


图 4 封装尺寸图



10. 版本说明

产品型号	编制时间	版本编号	修订记录
C41328	2021.10.14	Rev.1	初始版本
C41328	2022.04.11	Rev.2	统一修正

浙江航芯源集成电路科技有限公司